特集2

50万ゲート規模，多I/OピンのFPGAでグレードアップ！

# FPGA基板で始める 画像処理回路入門 Part2

本誌2007年7月号付属FPGA(Spartan-3E)基板を使って，VGAディスプレイ出力回路やTFT液晶表示回路，ディジタル・カメラ・モジュールのインターフェース回路を設計します．まず，画像処理をするための道具立てとして必要な，カメラ，画像処理回路，表示装置のインターフェースを作ります．それから，取り込んだ画像を表示させます．